

Electrónica Digital. Combinacionales

1. Realizar la simplificación mediante mapas de Karnaugh de las siguientes funciones:

a. $f = \sum(5,6,7,12) + d(1,3,8,10)$

b. $f = \sum(1,2,3,5,11) + d(4)$

Nota . El símbolo $f = \sum(a,b) + d(c)$, indica un 1 en valores a y en b y una indiferencia en c

2. Implementar las funciones del problema anterior utilizando puertas NAND.

3. Diseñar un circuito que tiene como entrada dos números (N1,N2) de 2 bits cada una, y que produce una salida z que valdrá 1 si $N1-N2 > 1$ y 0 en caso contrario.

a. Realizar con puertas

4. Sean N y M números binarios de 3 y 2 bits, respectivamente. Diseñar un circuito que indique si el producto de N por M es múltiplo de 3 o de 8.